

PLLドレーク改造 局発Ver-2

JA0DFR dfrsys@m.ieice.org 2006/01/25

4480MHz : 4480MHz 局発(+10dBm)

セブロン電子製局発(2GHz 帯)に 2 逓倍基板を壁面に取り付け、4480MHz +10dBm 出力を同アルミケース内に仕上げました。回路構成は、いつもの 2 逓倍器と同等でドレーク(改)の 2GHz 帯出力から FET(FSC11LG 等)で 2 逓倍し、 $1/4\lambda$ の BPF を通して、4480MHz だけを取り出して MMIC の単電源で増幅した方法です。

主要部品

PLL部 : ドレーク改

Xtal : 8.75MHz

MMIC : ERA-3(ミニ・サーキット社)

ケース : セブロン電子製 2GHz OSC(W84 * D42.5 * H20)

チップ抵抗、チップコン他

2 逓倍基板: ガラエポ両面基板(12*74*0.4t mm/m)

周波数: 4480MHz

出力レベル: +10dBm

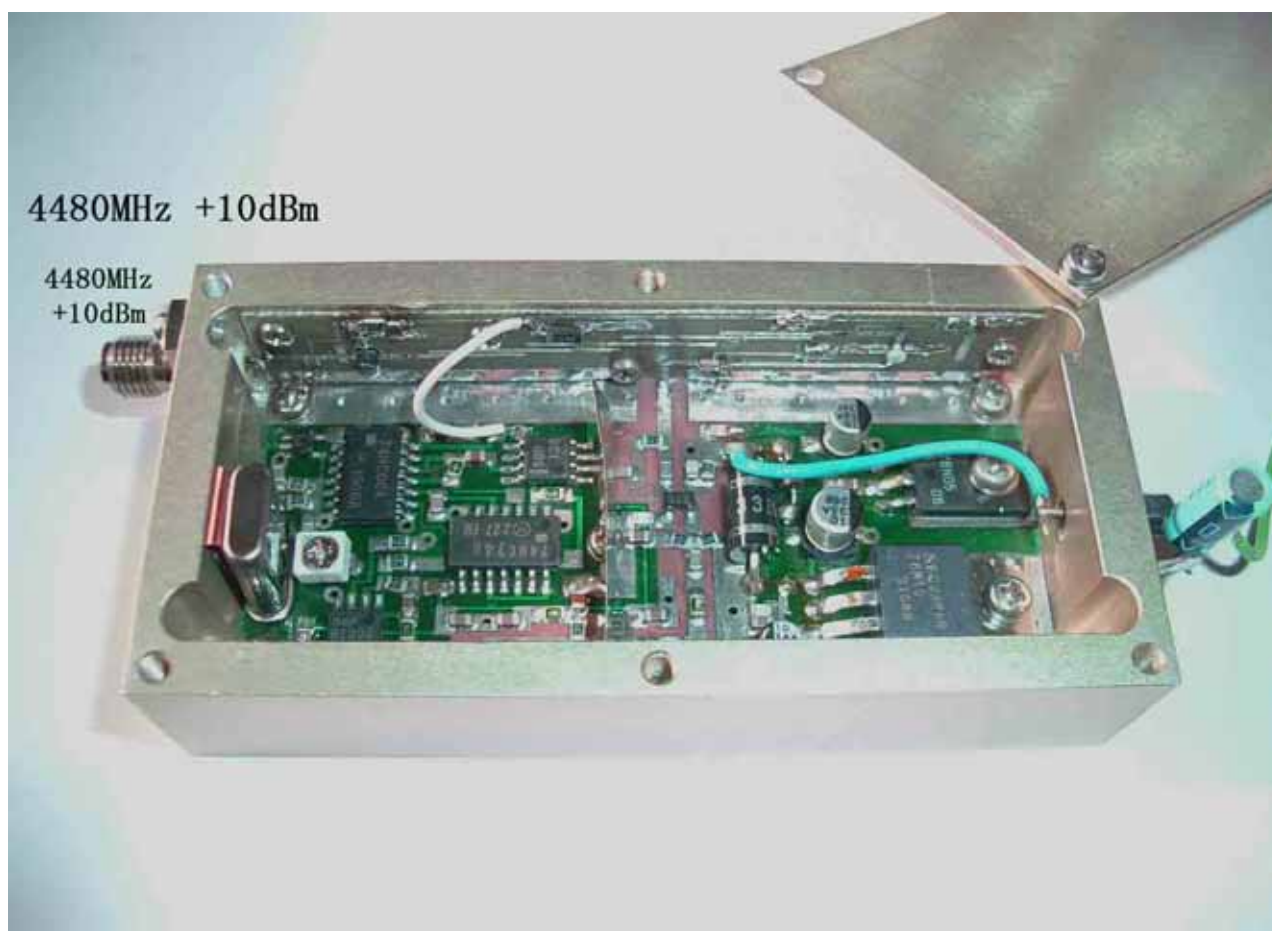
スプリアス: -50dBc(1/2 波)

電圧: +13.5V ~ 15.0V

消費電流: 190mA



ガラエポ両面基板サイズ: 12 × 74 × 0.4t mm



ケースサイズ: 42 × 84 × 20H mm